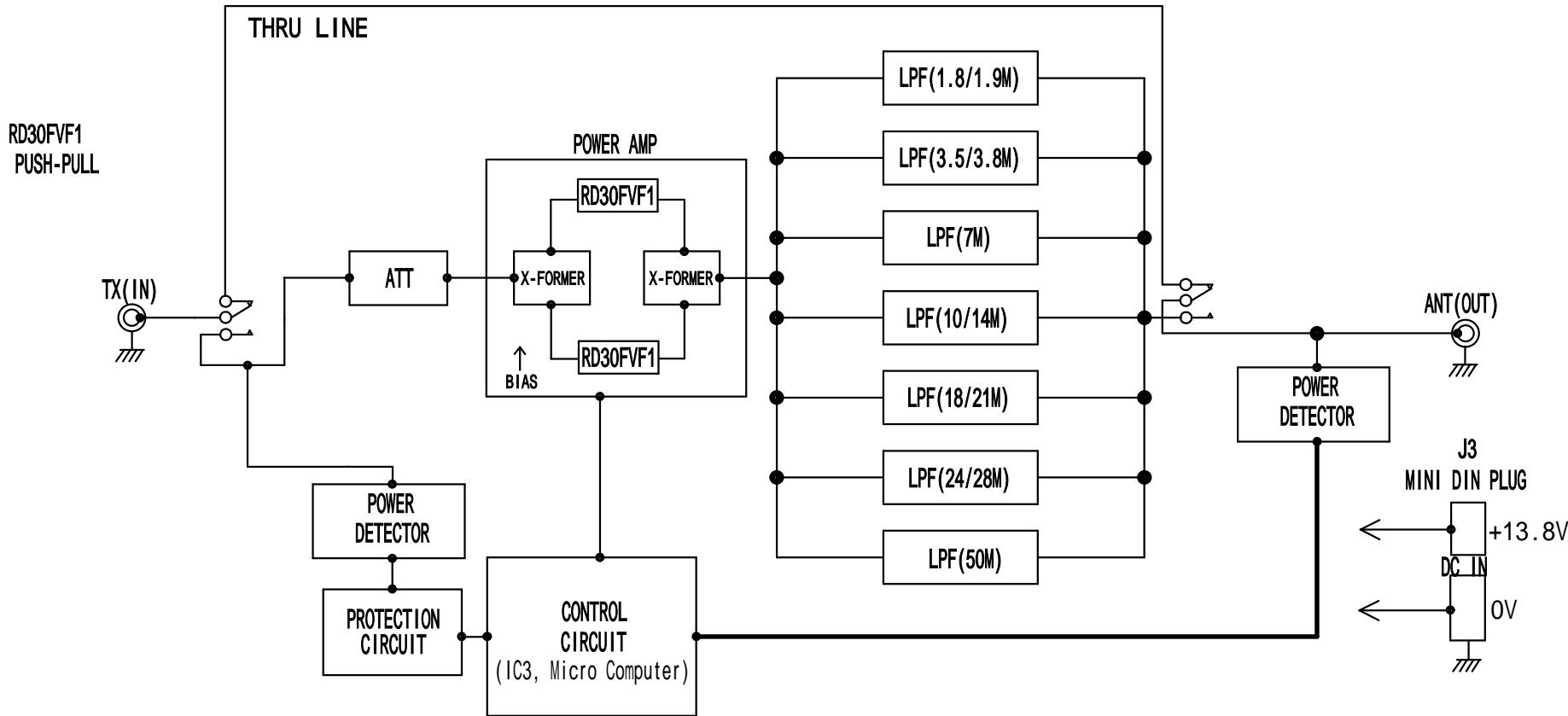


HL45B BLOCK DIAGRAM



本機の高周波経路は上記の通りです。送信時はパワーアンプを経由してアンテナ端子に接続されます。

また、FCC準拠の為の周波数検出がCONTROL回路にて行われFCC準拠外の信号はアンプ回路の増幅動作が停止されます。

受信時または電源OFF・STBY時にはTHRUラインに接続されます。

入出力にはPOWER DETECTOR(ダイオード)により入力周波数・入力電力・送信電力・ALC信号の検出を行います。