



读键时,PD0高电平, PB0~PB3、PA0~PA3输入状态, PE0~PE3只能有一个口为输出状态,其余口设置为输入状态。
 读跳线时,PD0高电平, PB0~PB3、PA0~PA3输入状态, PE0~PE3为输入状态。
 LED显示时: PD0低电平。
 OK, 20041016

Title: 带记忆功能美洲板:V1.0		
Size: A3	Number:	Revision:
Date: 30-Dec-2004	Sheet of	
File: D:\工作\任务\2004年10月任务\EX4\美国带记忆功能N1K方案\EX4\HU02\电路原理图与PCB布线图		