working principle block diagram for Receiver

```
                                    ┌──────────────────────┐
                                    │   crystal oscillator  │
                                    │     ( 6.7458MHz)      │
                                    └───────────┬──────────┘
                                                │
                                                ▼
┌──────────────┐      ┌──────────────────────────────────────────┐      ┌──────────────┐
│  Antenna     │      │  High frequency amplification ──► Signal  │      │   Decode     │
│  of receiver │ ───► │  demodulation                              │ ───► │   (78p153    │ ──►
│              │      │  ──► Signal amplification and truing        │      │              │
│              │      │            （ IC 480）                      │      │              │
└──────────────┘      └──────────────────────────────────────────┘      └──────────────┘

┌──────────────┐      ┌──────────────────┐      ┌──────────────────────┐
│  State       │      │  Output   drive  │      │  Output work control │
│  handling    │ ───► │  (Q 9014)        │ ───► │  (24V/10A)           │
│  (78p153)    │      │                  │      │                      │
└──────────────┘      └──────────────────┘      └──────────────────────┘
                                                           ▲
                                                           │
┌──────────────────────┐      ┌──────────────────────────────┐      ┌──────────────┐
│  Post    regulator   │      │  AC/DC power conversion,      │      │  AC power    │
│  (Second   voltage   │ ◄─── │  commutation,       voltage   │ ◄─── │  supply      │
│  stabilization )     │      │  stabilization                │      │              │
│  (78L05) 5V          │      │                               │      │              │
└──────────────────────┘      └──────────────────────────────┘      └──────────────┘
```