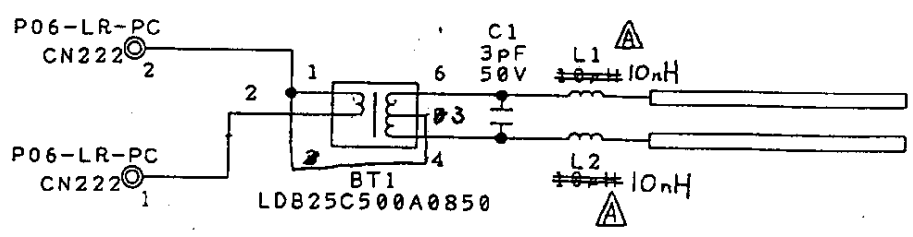


NO.	符号 ISS	変更事項 REVISION RECORD	図 EC NO.	年月日 DATE	変更者 REVISER
	△	新設	157002	99.9.16	名嶋
	A	誤記訂正	157004	99.10.8	名嶋

M4B5157000



Antenna
Impedance Matching Circuit.

注) 本図は、品番：5157610の回路図を示す。

参考図

CIRCUIT DIAGRAM, RF, PADDLE		71577C0	
NO.	材質/材寸 MATERIAL	品 名 NAME	品 番 PART NO.
	材料処理 HEAT TREATMENT	表面処理 SURFACE TREATMENT	尺 度 SCALE
			一校公差 G. T.
			JIS
承認 APPROVED	承認 APPROVED	検査 INSPECT	設計 DESIGNER
作図 DRAWER	半電 E.H.V. 5G	本寸精度 SCALE TOL.	JIS
作成 DATE	99.9.14	承認 APP. 1157	級 CLASS
第三角法 THIRD ANGLE PROJECTION			TOYODA AUTOMATIC LOOM WORKS, LTD.
			A4