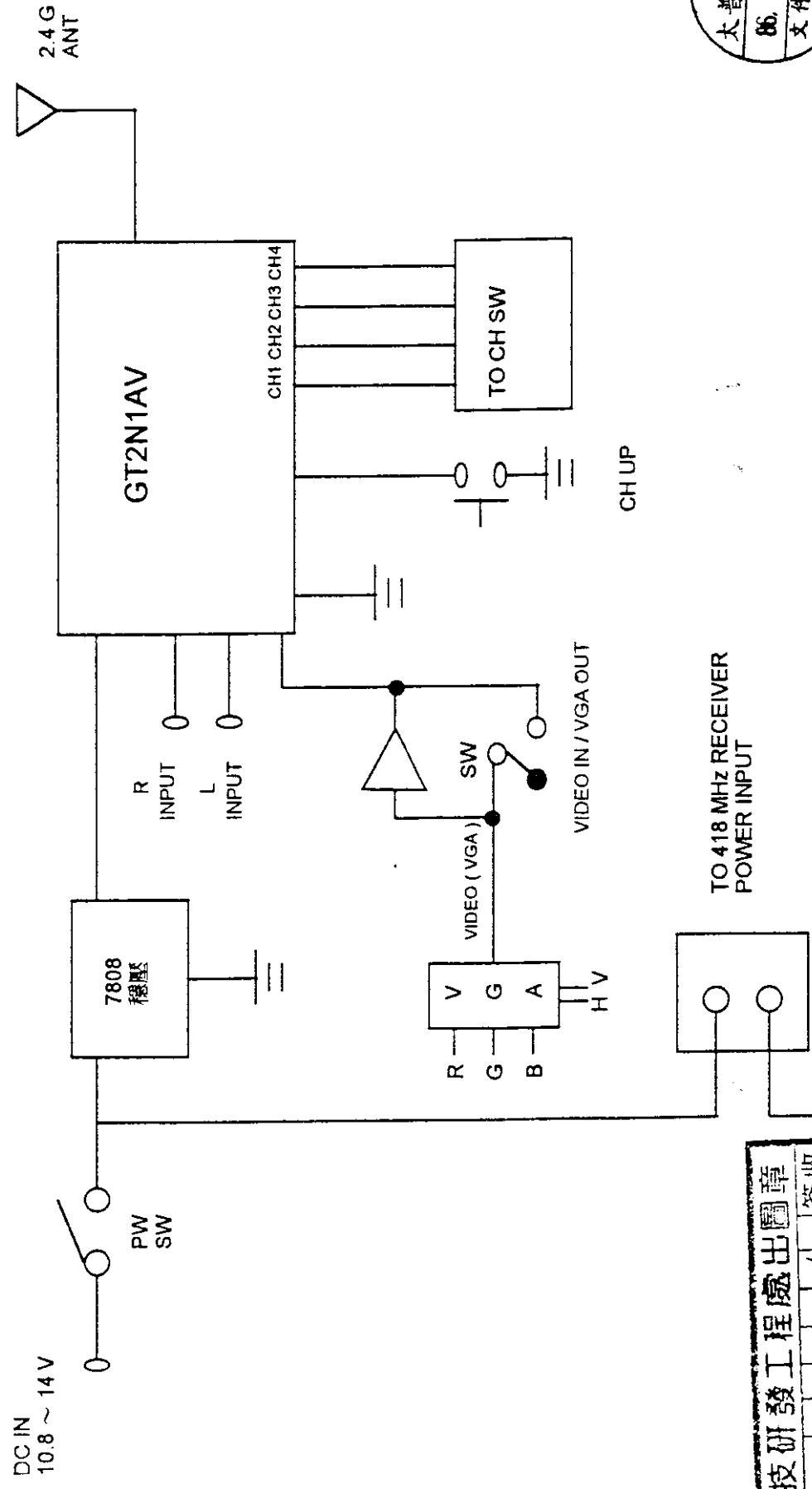


Block Diagram

VIDEO GM501AIN BLOCK DIAGRAM



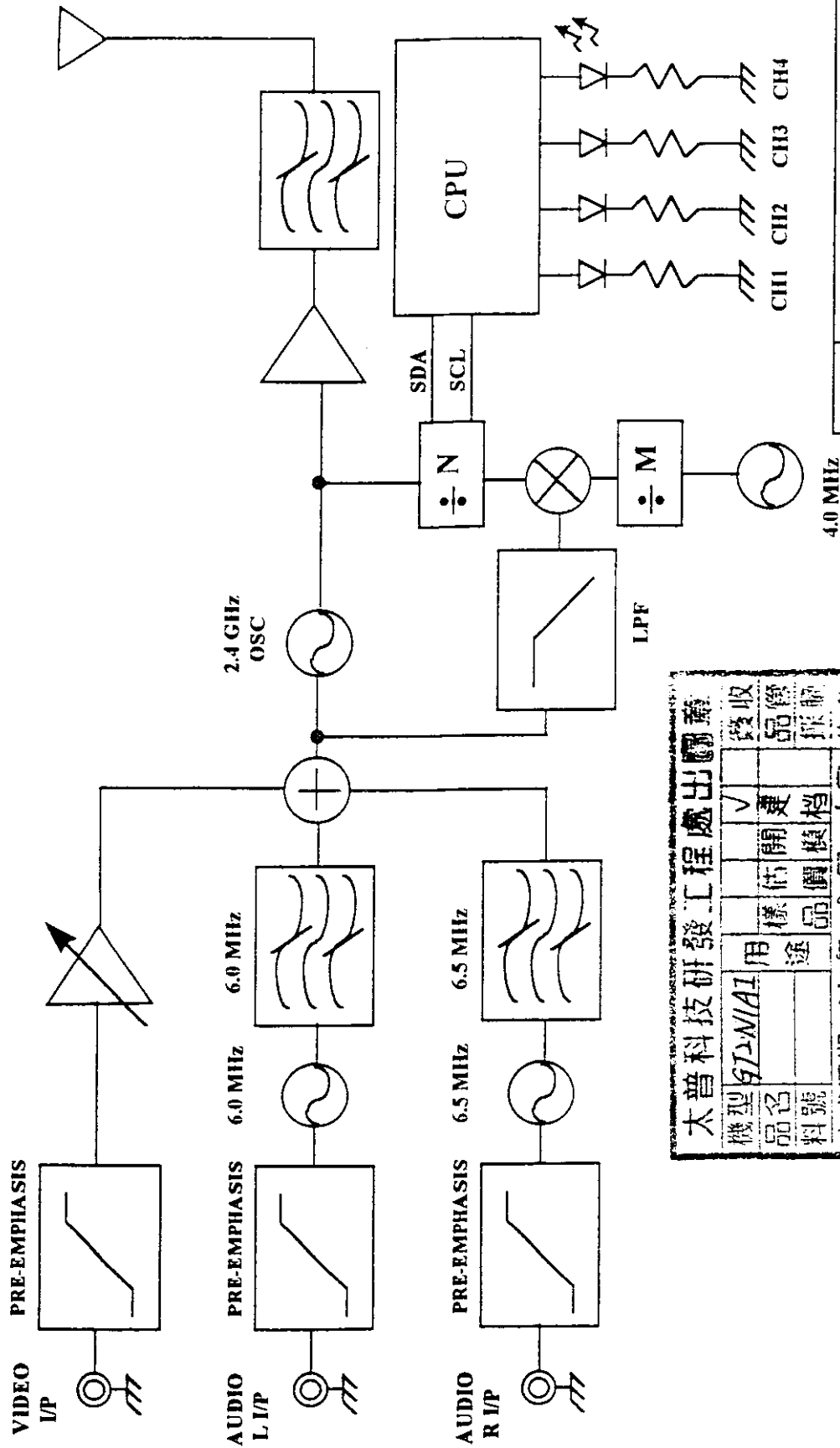
太普科技
86.8.21
文件中心

機種	GM501AIN		
圖名	GM501AIN BLOCK DIAGRAM		
SIZE A	圖號 A20323002	Rev. 1A	
日期	Aug. 14, 1997		

普科技研發工程處出圖章				
GM501AIN	用途	簽收	品管	採購
日期: 86年8月21日	樣估開建	V	價模檔	生
86.8.21	品			產
86.8.21	模			
86.8.21	檔			

主管: Steven 發文者: JLR 8/13

IPX MODULE GT2N1AI BLOCK DIAGRAM



太普科技研發工程處出圖章					
機型	GT2N1AI	用途	樣品	估價	開建
品名		料號			
完成日期	86年8月21日	生產			
主管	Steven	擴檔者	Steven		

主管: Steven

擴檔者: Steven

擴檔日期: 86.8.21

擴檔地點: 擴檔

發文者:

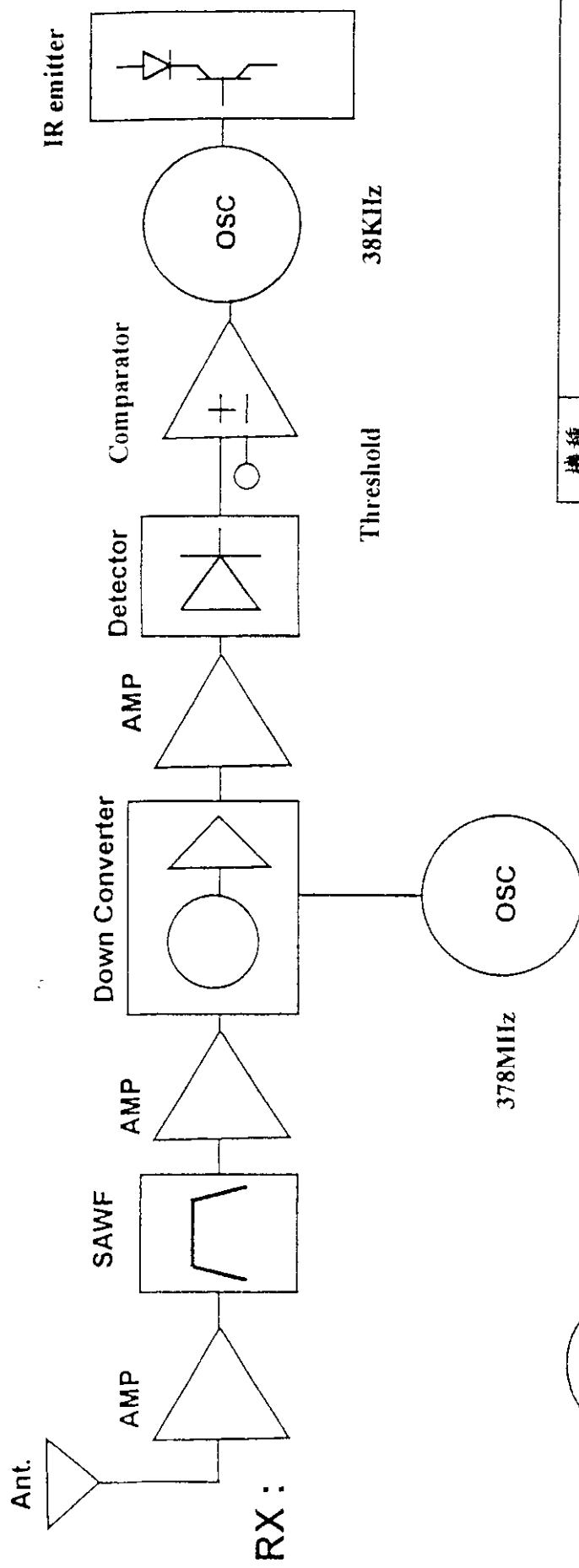
機種	GT2N1AI		
圖名	GT2N1AI BLOCK DIAGRAM		
SIZE	A	圖號	A20323004
日期	Aug. 21. 1997		
Rev.	1/A		

太普科技

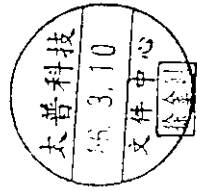
86.8.21

文件中心

擴檔



機種	IR - RX, TX, BLOCK DIAGRAM (418MHz)		
圖名	圖號		
SIZE A	A20003005	3006	Rev. 0A
日期	Feb. 15, 1997		



主管: Steven 3/1/97 簽名者: 王林