

Circuit Diagram

Model No. VHR-H518

ILL. No.	Circuit Name	PWB Name	Function
ILL. 1			SD, WIRING
ILL. 2	VP-1	VP-A	PRE-AMP
ILL. 3		PW-A	POWER Circuit
ILL. 4	CP-1	AD-A	AUDIO (HiFi)
ILL. 5		VA-A	VIDEO/NORMAL AUDIO
ILL. 6		SY-A	SYSCON/SERVO/TIMER/OSD
ILL. 7		TN-A	TUNER
ILL. 8			
ILL. 9			
ILL. 10		RF/TU/IF	

The Number 8 and 9 are blank on the ILL No.

SA4H-U----

[illegible]

PK	DATE	REV NO	REVISION	SUBSEC
			2	2

PWB :
DB : nt95a
CELL : 1AC4B10C2100E7

	BASIC MODEL	COMMON MODEL
1. <i>Model</i>	1. <i>Model</i> 2. <i>Model</i> 3. <i>Model</i> 4. <i>Model</i> 5. <i>Model</i> 6. <i>Model</i> 7. <i>Model</i> 8. <i>Model</i> 9. <i>Model</i> 10. <i>Model</i> 11. <i>Model</i> 12. <i>Model</i> 13. <i>Model</i> 14. <i>Model</i> 15. <i>Model</i> 16. <i>Model</i> 17. <i>Model</i> 18. <i>Model</i> 19. <i>Model</i> 20. <i>Model</i> 21. <i>Model</i> 22. <i>Model</i> 23. <i>Model</i> 24. <i>Model</i> 25. <i>Model</i> 26. <i>Model</i> 27. <i>Model</i> 28. <i>Model</i> 29. <i>Model</i> 30. <i>Model</i> 31. <i>Model</i> 32. <i>Model</i> 33. <i>Model</i> 34. <i>Model</i> 35. <i>Model</i> 36. <i>Model</i> 37. <i>Model</i> 38. <i>Model</i> 39. <i>Model</i> 40. <i>Model</i> 41. <i>Model</i> 42. <i>Model</i> 43. <i>Model</i> 44. <i>Model</i> 45. <i>Model</i> 46. <i>Model</i> 47. <i>Model</i> 48. <i>Model</i> 49. <i>Model</i> 50. <i>Model</i> 51. <i>Model</i> 52. <i>Model</i> 53. <i>Model</i> 54. <i>Model</i> 55. <i>Model</i> 56. <i>Model</i> 57. <i>Model</i> 58. <i>Model</i> 59. <i>Model</i> 60. <i>Model</i> 61. <i>Model</i> 62. <i>Model</i> 63. <i>Model</i> 64. <i>Model</i> 65. <i>Model</i> 66. <i>Model</i> 67. <i>Model</i> 68. <i>Model</i> 69. <i>Model</i> 70. <i>Model</i> 71. <i>Model</i> 72. <i>Model</i> 73. <i>Model</i> 74. <i>Model</i> 75. <i>Model</i> 76. <i>Model</i> 77. <i>Model</i> 78. <i>Model</i> 79. <i>Model</i> 80. <i>Model</i> 81. <i>Model</i> 82. <i>Model</i> 83. <i>Model</i> 84. <i>Model</i> 85. <i>Model</i> 86. <i>Model</i> 87. <i>Model</i> 88. <i>Model</i> 89. <i>Model</i> 90. <i>Model</i> 91. <i>Model</i> 92. <i>Model</i> 93. <i>Model</i> 94. <i>Model</i> 95. <i>Model</i> 96. <i>Model</i> 97. <i>Model</i> 98. <i>Model</i> 99. <i>Model</i> 100. <i>Model</i>	1. <i>Model</i> 2. <i>Model</i> 3. <i>Model</i> 4. <i>Model</i> 5. <i>Model</i> 6. <i>Model</i> 7. <i>Model</i> 8. <i>Model</i> 9. <i>Model</i> 10. <i>Model</i> 11. <i>Model</i> 12. <i>Model</i> 13. <i>Model</i> 14. <i>Model</i> 15. <i>Model</i> 16. <i>Model</i> 17. <i>Model</i> 18. <i>Model</i> 19. <i>Model</i> 20. <i>Model</i> 21. <i>Model</i> 22. <i>Model</i> 23. <i>Model</i> 24. <i>Model</i> 25. <i>Model</i> 26. <i>Model</i> 27. <i>Model</i> 28. <i>Model</i> 29. <i>Model</i> 30. <i>Model</i> 31. <i>Model</i> 32. <i>Model</i> 33. <i>Model</i> 34. <i>Model</i> 35. <i>Model</i> 36. <i>Model</i> 37. <i>Model</i> 38. <i>Model</i> 39. <i>Model</i> 40. <i>Model</i> 41. <i>Model</i> 42. <i>Model</i> 43. <i>Model</i> 44. <i>Model</i> 45. <i>Model</i> 46. <i>Model</i> 47. <i>Model</i> 48. <i>Model</i> 49. <i>Model</i> 50. <i>Model</i> 51. <i>Model</i> 52. <i>Model</i> 53. <i>Model</i> 54. <i>Model</i> 55. <i>Model</i> 56. <i>Model</i> 57. <i>Model</i> 58. <i>Model</i> 59. <i>Model</i> 60. <i>Model</i> 61. <i>Model</i> 62. <i>Model</i> 63. <i>Model</i> 64. <i>Model</i> 65. <i>Model</i> 66. <i>Model</i> 67. <i>Model</i> 68. <i>Model</i> 69. <i>Model</i> 70. <i>Model</i> 71. <i>Model</i> 72. <i>Model</i> 73. <i>Model</i> 74. <i>Model</i> 75. <i>Model</i> 76. <i>Model</i> 77. <i>Model</i> 78. <i>Model</i> 79. <i>Model</i> 80. <i>Model</i> 81. <i>Model</i> 82. <i>Model</i> 83. <i>Model</i> 84. <i>Model</i> 85. <i>Model</i> 86. <i>Model</i> 87. <i>Model</i> 88. <i>Model</i> 89. <i>Model</i> 90. <i>Model</i> 91. <i>Model</i> 92. <i>Model</i> 93. <i>Model</i> 94. <i>Model</i> 95. <i>Model</i> 96. <i>Model</i> 97. <i>Model</i> 98. <i>Model</i> 99. <i>Model</i> 100. <i>Model</i>

U---3
SA4H-/U---3
SA4H-/U-F--
SA4H-/U-F-2
SA4H-/CAF--
SA4H-/U---2

CIRCUIT NAME	C
PCB NAME	VP-1
FINISH DATE	

ILL 2	IMPL, VP-1 (VIDEO)	SCH CODE	OSD14317602V2
-------	--------------------	----------	---------------

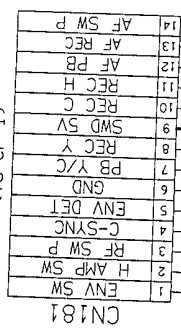
(10 MECHANISM)

ILL 2

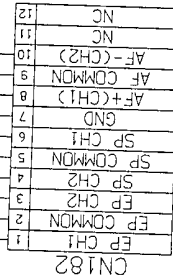
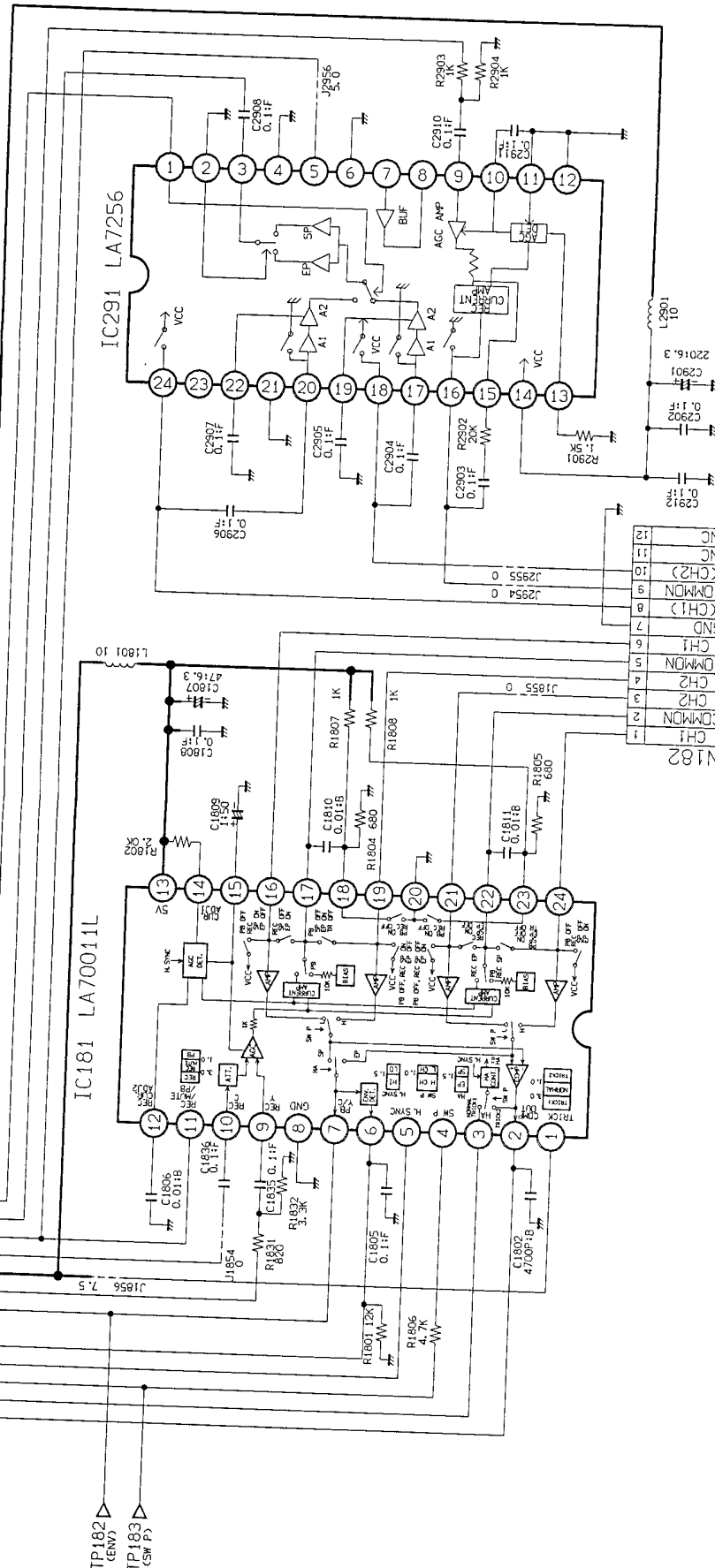
[illegible]

SUB LAYER		
0	COMMON	100
1	2HEAD	101
2	4HEAD	102
3	4HEAD(NORMAL)	103
4	4HEAD(ADJCT)	104
5	NORMAL	105
6	HIFT	106

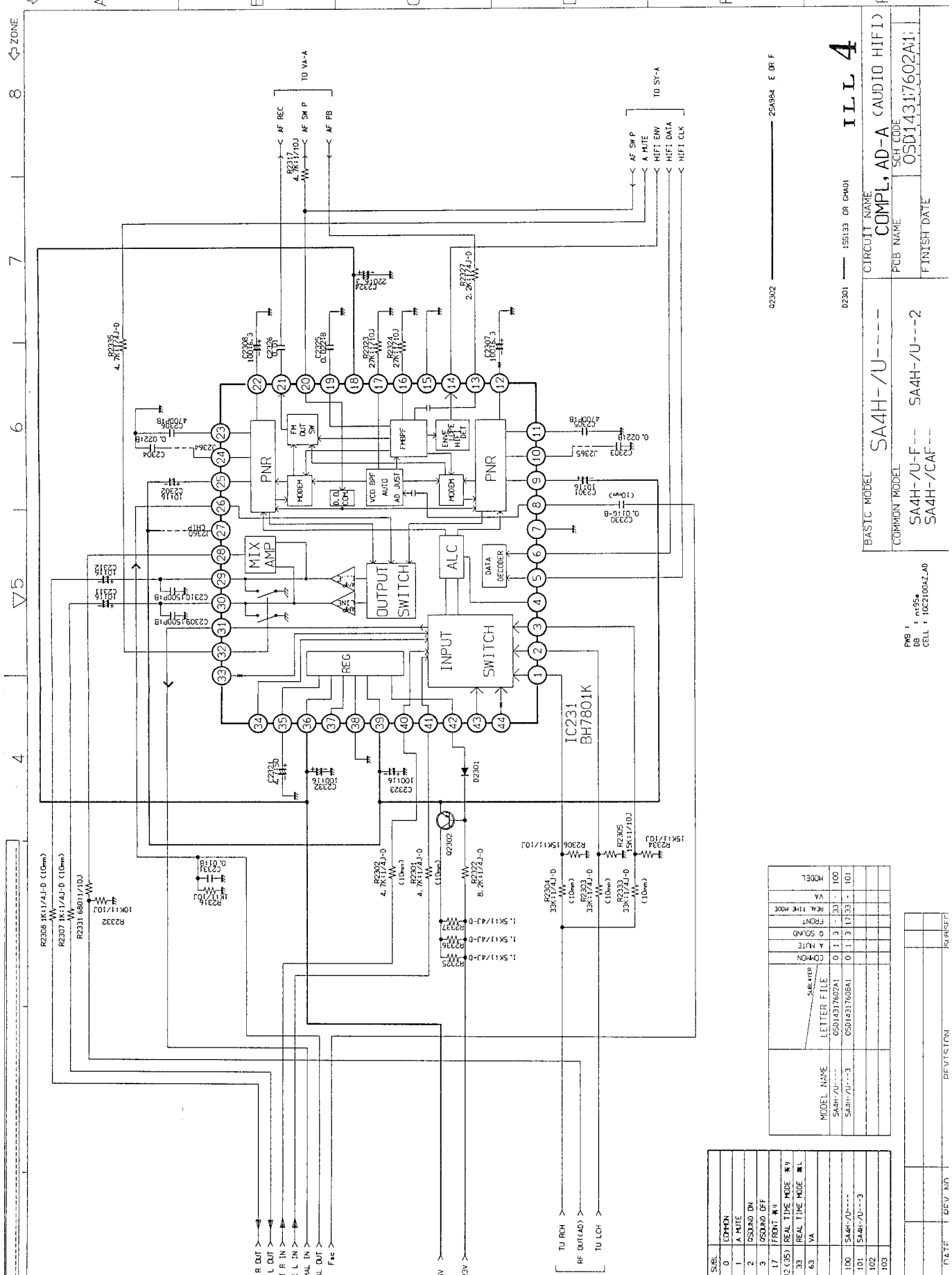
(TO CP-1)



TP182
(ENV)



1



SUBJ	COMMON	OPTION	REAL TIME MODE	REAL TIME MODE	REAL TIME MODE
0	COMMON	OPTION	REAL TIME MODE	REAL TIME MODE	REAL TIME MODE
1	A MUTE	OPTION	REAL TIME MODE	REAL TIME MODE	REAL TIME MODE
2	GROUND DN	OPTION	REAL TIME MODE	REAL TIME MODE	REAL TIME MODE
3	GROUND OFF	OPTION	REAL TIME MODE	REAL TIME MODE	REAL TIME MODE
17	FRONT	OPTION	REAL TIME MODE	REAL TIME MODE	REAL TIME MODE
33	REAL TIME MODE	OPTION	REAL TIME MODE	REAL TIME MODE	REAL TIME MODE
63	VA	OPTION	REAL TIME MODE	REAL TIME MODE	REAL TIME MODE
100	SA4H-U	OPTION	REAL TIME MODE	REAL TIME MODE	REAL TIME MODE
101	SA4H-U	OPTION	REAL TIME MODE	REAL TIME MODE	REAL TIME MODE
102	SA4H-U	OPTION	REAL TIME MODE	REAL TIME MODE	REAL TIME MODE
103	SA4H-U	OPTION	REAL TIME MODE	REAL TIME MODE	REAL TIME MODE

MODEL NAME

LETTER FILE

MODEL

SA4H-U

OSD14317602A1

VA

MODEL NAME

LETTER FILE

MODEL

SA4H-U

OSD14317602A1

VA

MODEL NAME

LETTER FILE

MODEL

SA4H-U

OSD14317602A1

VA

MODEL NAME

LETTER FILE

MODEL

SA4H-U

OSD14317602A1

VA

MODEL NAME

LETTER FILE

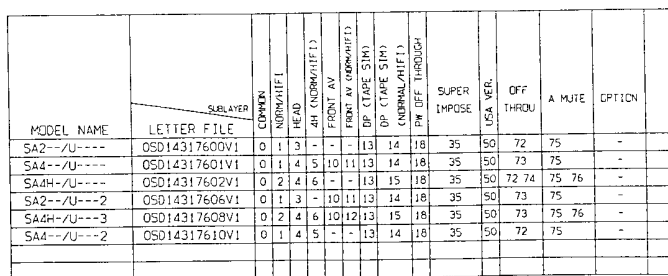
MODEL

SA4H-U

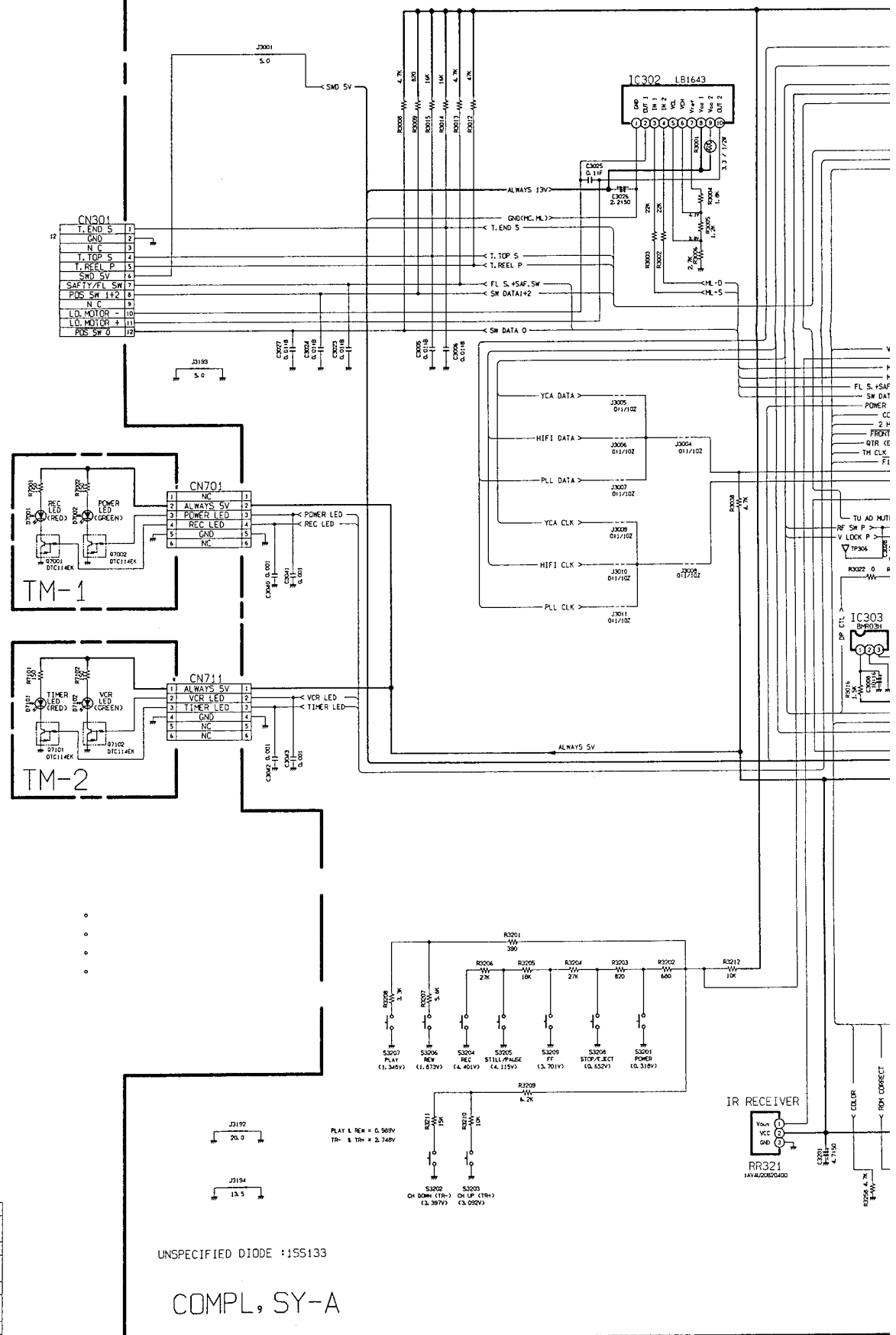
OSD14317602A1

VA





APPROVALS
KAWAGUCHI
CHKD
NISHIMURA
CHKD
DESIGN
DRAWN
ARIS H
TRACE



UNSPECIFIED DIODE :1SS133

COMPL, SY-A

