
\％

HF

| $\begin{aligned} & \text { Pin No. } \\ & \text { 㟶子No. } \end{aligned}$ | $\begin{gathered} \text { Pin No. } \\ \text { 端子名 } \end{gathered}$ | $\begin{aligned} & \text { Pin No. } \\ & \text { 㷁子No. } \end{aligned}$ | $\begin{gathered} \text { Pin No. } \\ \text { 端子名 } \end{gathered}$ |
| :---: | :---: | :---: | :---: |
| （1） | G N D | （12） | V D D 3．3 |
| （2） | SDIO＿DATA＿2 | （13） | G N D |
| （3） | SDIO＿DATA 1 | （17） | GPIO＿O |
| （4） | G N D | （1） | G N D |
| （5） | S DIO＿CLK | （17） | SDIO＿DATA＿3 |
| （6） | G N D | （17） | SDTO＿DATA＿0 |
| （7） | GP I O＿1 | （18） | G N D |
| （8） | $G N D$ | （19） | SDIO＿CMD |
| （9） | N．C．（VDD1．8） | （2） | G N D |
| （1） | N．C．（VDD1．8） | （2） | ANT A（MAIN） |
| （11） | V D D 3．3 | （22） | $A N T \quad B(A U X)$ |



