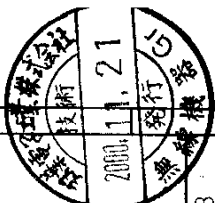


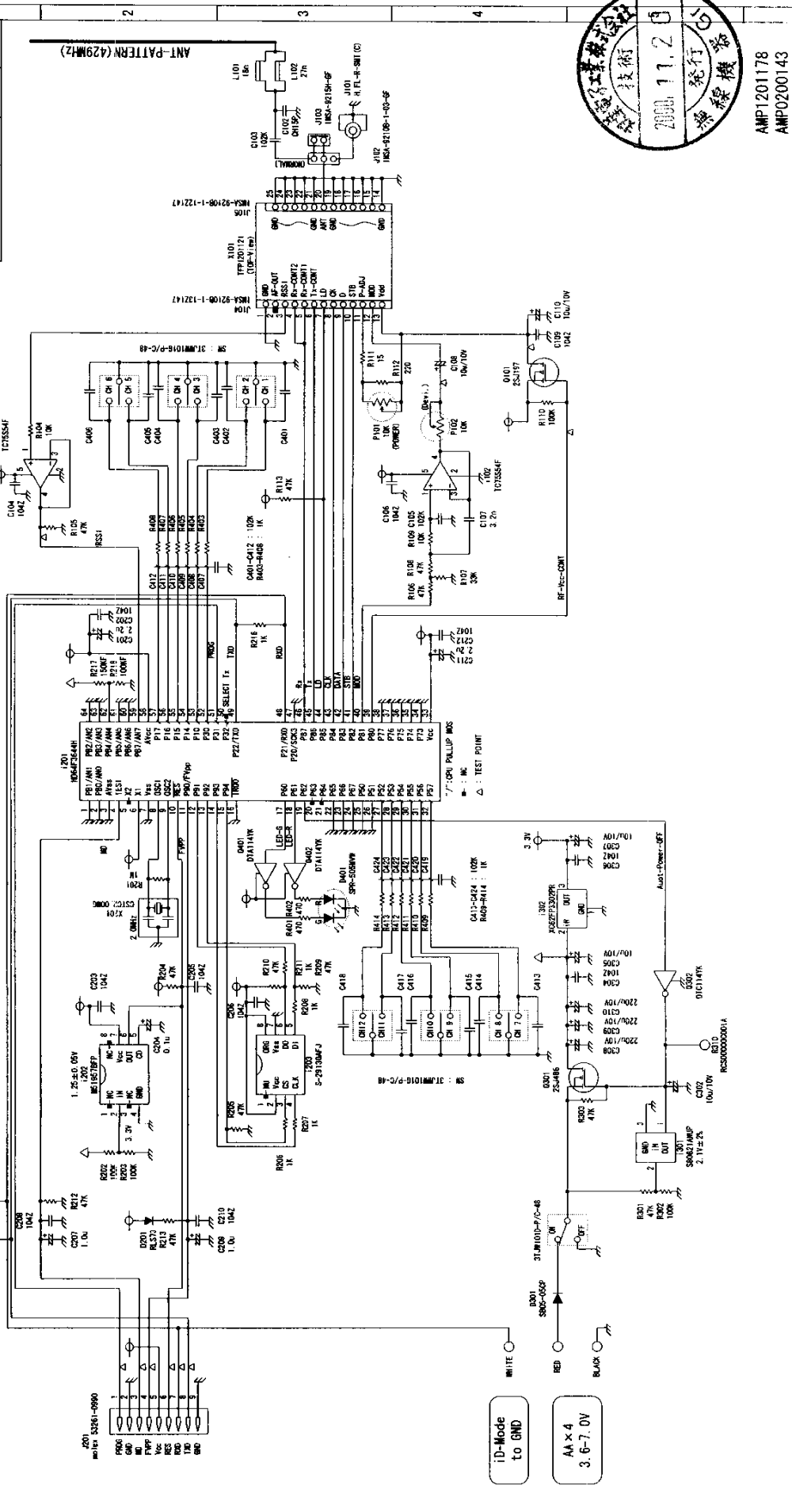
SYMBOL	REV	DATE	NO.
△	1752	1752	1
△	1752	1752	2
△	1752	1752	3
△	1752	1752	4
△	1752	1752	5
△	1752	1752	6

APPLICATION	CHARGE	DATE	ANNUL
1752	K. Sakurai	1999/05/08	
1752	K. Sakurai	1999/06/23	
1752	K. Sakurai	1999/07/01	
1752	K. Sakurai	1999/08/06	

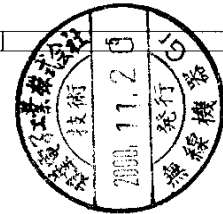


名称	Specified Low Power RF Module	基板名	IT040B
NAME	(AMP1201121) PCB ASSY	図番	80R-980003
製法	波打	DWG. NO.	
製図	波打	SHEET	1/1
製版	波打	製版会社	双葉電子工業株式会社
製行	波打	製版機	FUTABA CORPORATION
発行	波打	発行日	1999-08-06

A		B		C		D		E		F		G	
SYMBOL		DATE		CHARGE		AMBL		APPLICATION		NO.		SYMBOL	
No.		DATE		CHARGE		AMBL		APPLICATION		No.		SYMBOL	



名称 NAME	FRD(Y2) LOGIC 回路図	基板名 PCB	iT076A
設計 DESIGN	検証 CHECK	図番 DWG. NO.	80R-000123
製 MFG	承認 APPROV.	SHEET	1/1
日付 DATE	2000.11.17	双葉電子工業株式会社 FUTABA CORPORATION	



AMP1201178
AMP0200143