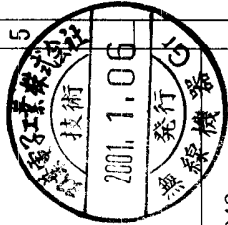
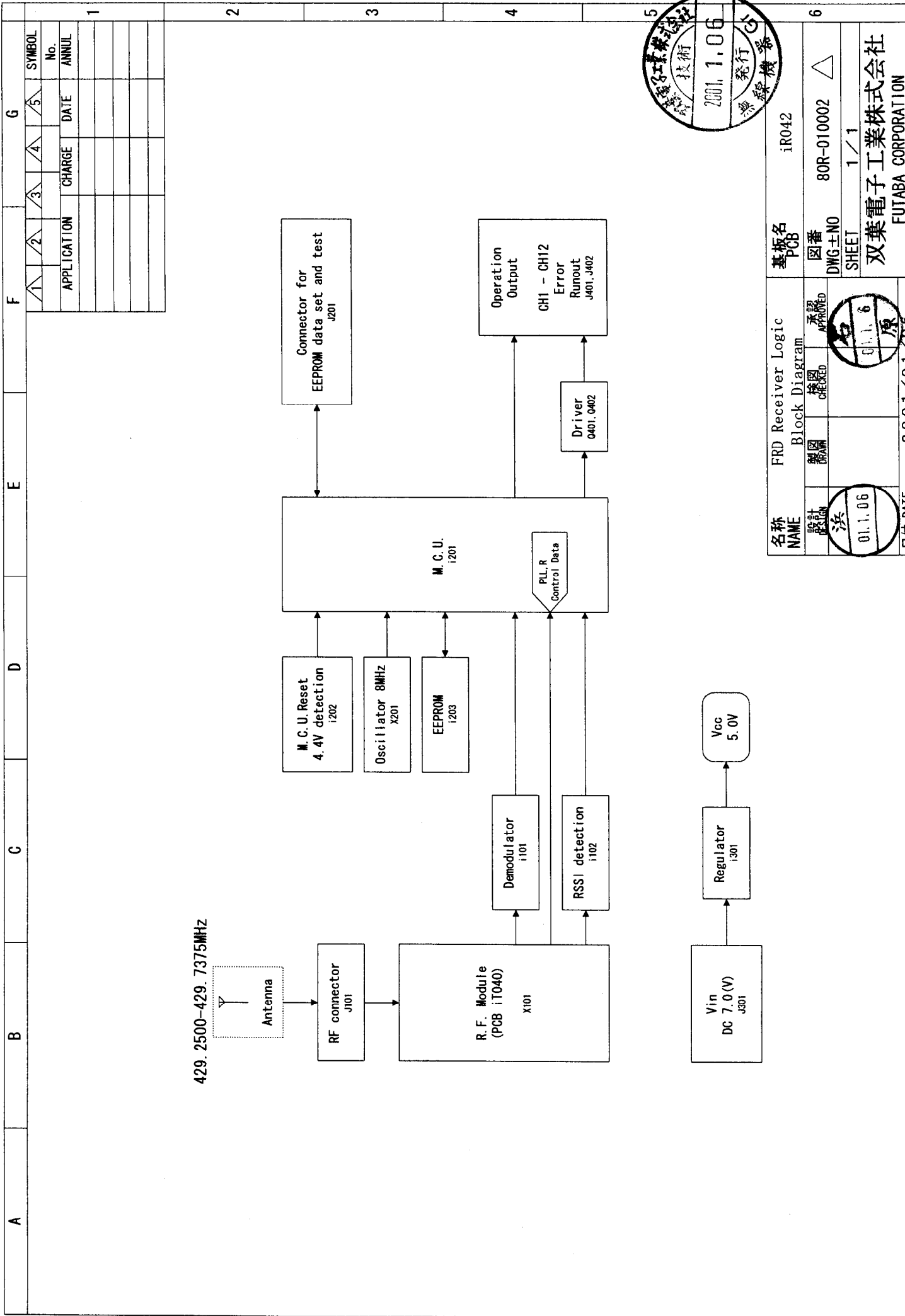


F			G		
5	4	3	2	1	SYMBOL
APPLICATION					DATE
CHARGE					ANNUAL
No.					

名称	Specified Low Power RF Module	基板名	IT040B
NAME	(AMP1201121) BLOCK DIAGRAM	図番	80R-010003
設計	検図承認	DWG士NO	1/1
01.1.06	01.1.06	SHEET	1/1
井	藤	双葉電子工業株式会社	
DATE	2001/01/06	FUTABA CORPORATION	



名称 NAME		FRD Receiver Logic PCB		基板名 PCB		iR042	
設計 DESIGN		製圖 DRAWING		校核 CHECKED		承認 APPROVED	
01.1.06						01.1.06	
法		原		名		原	
DWG ± NO		80R-010002		圖番		80R-010002	
SHEET		1 / 1		SHEET		1 / 1	
双葉電子工業株式会社		FUTABA CORPORATION		双葉電子工業株式会社		FUTABA CORPORATION	