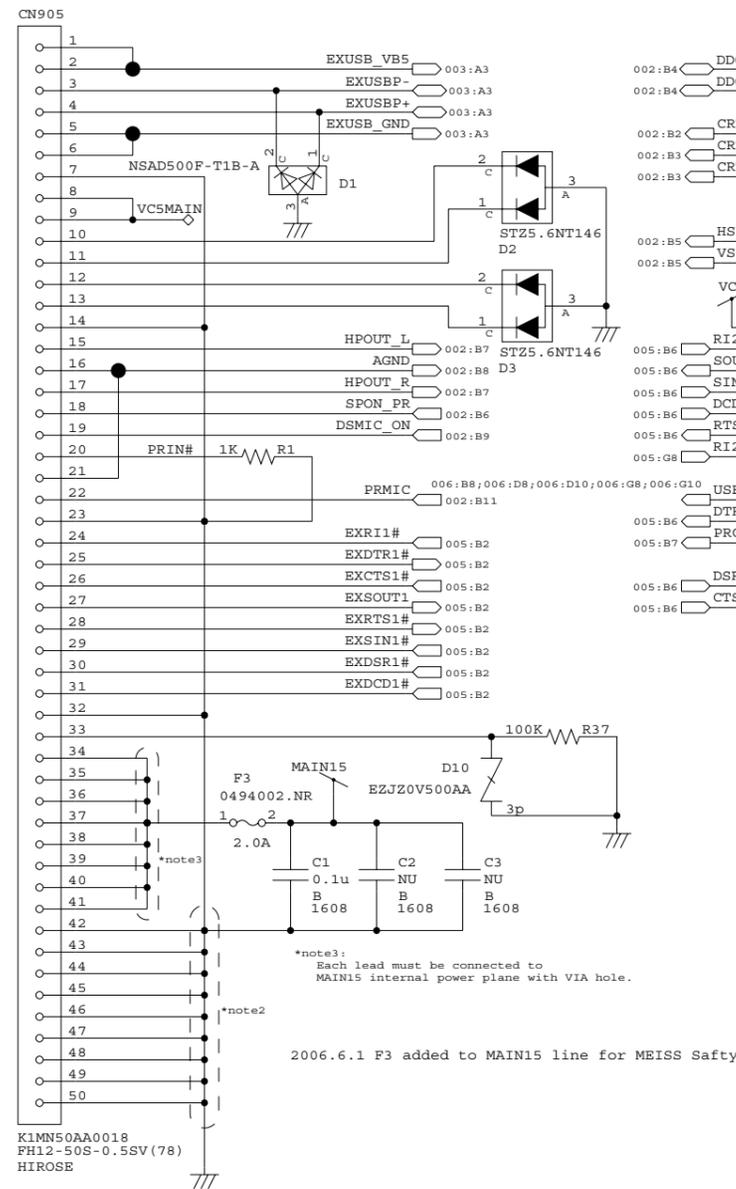
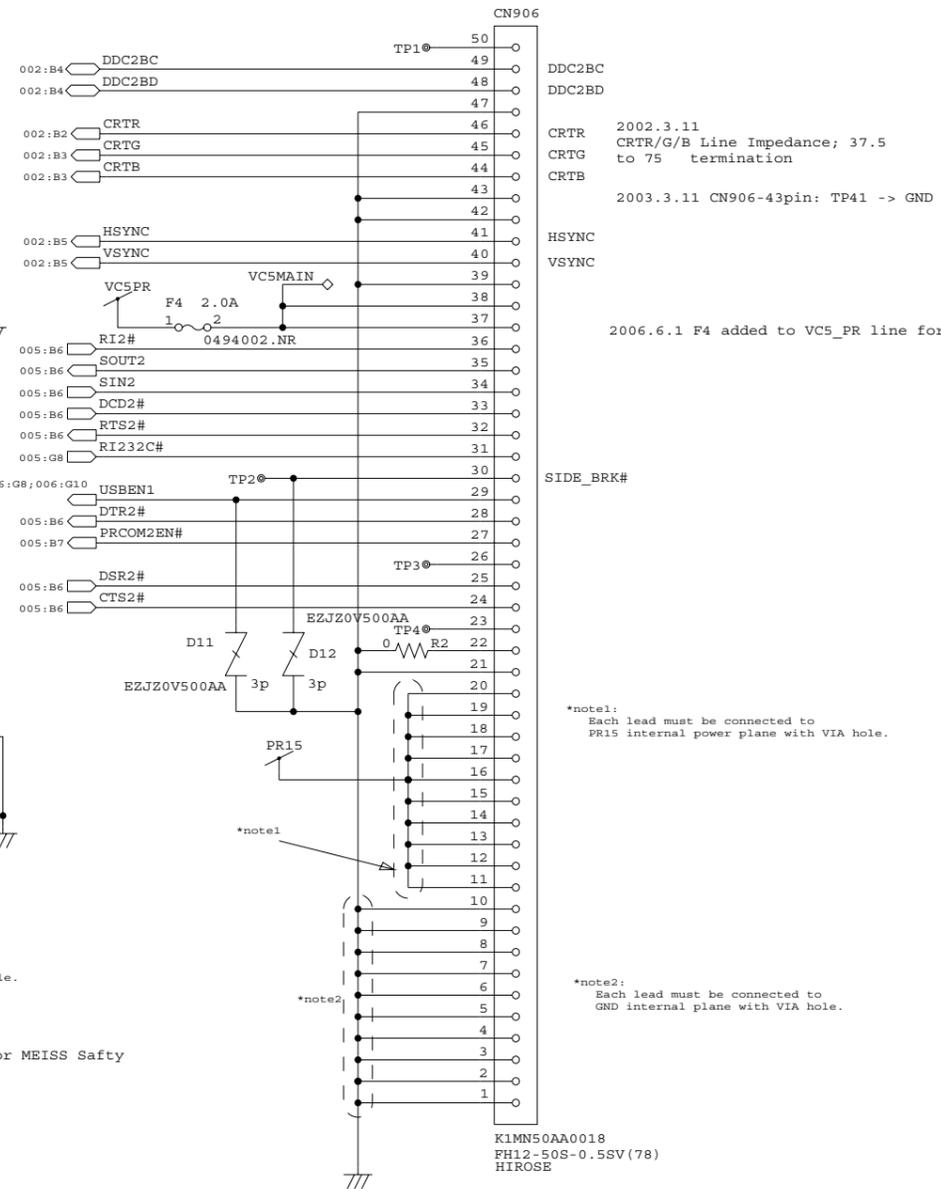


FFC_CN_A



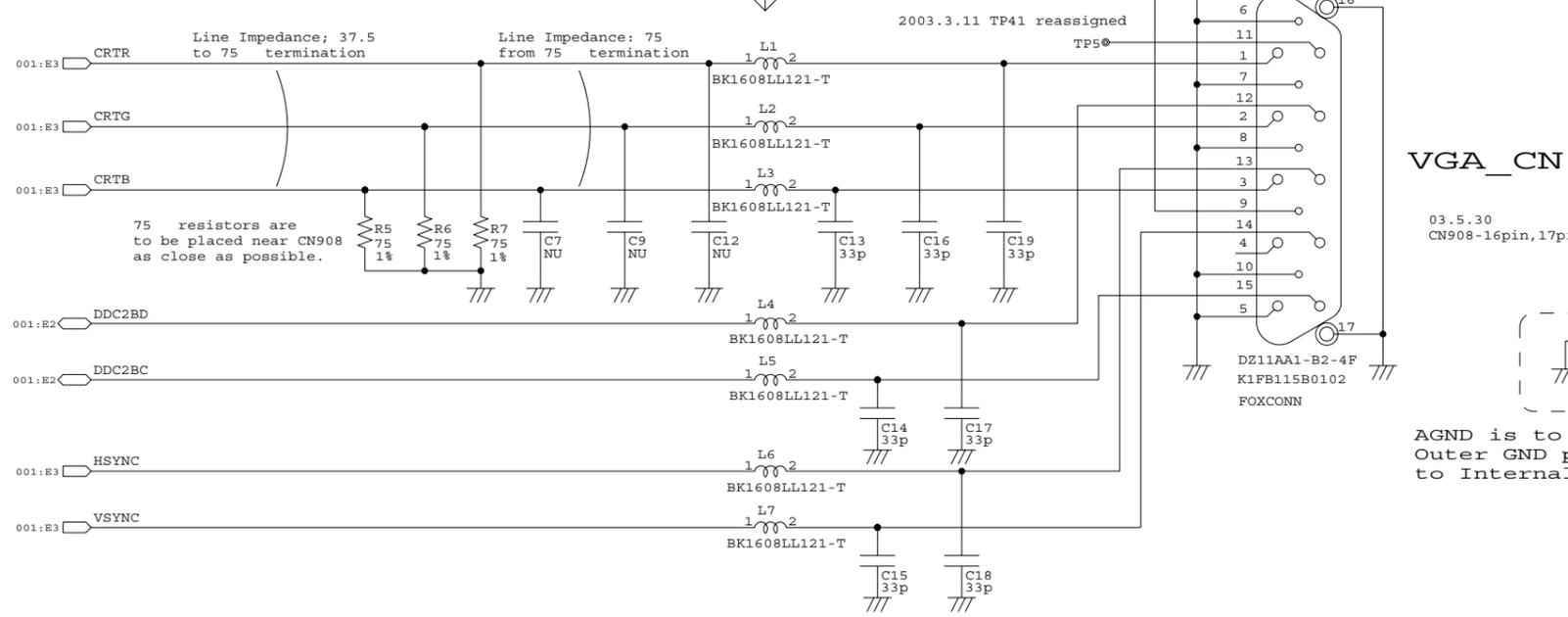
FFC_CN_B



2006.6.1		F3, F4 added to MAIN15 line for MEISS Safty	
版	日付	改訂内容	
設計	製図	検図	承認
望月	機種		CF-WE184
	品番		DFUP1560ZA(1)
	名称		MT-I/O_PCB
06.2.22			

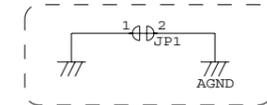
2003.3.11 VGA-I/F circuit Redesigned

Pi filter /LC filter must be placed near CN908.
Traces between filters and CN908 must be cross each other.



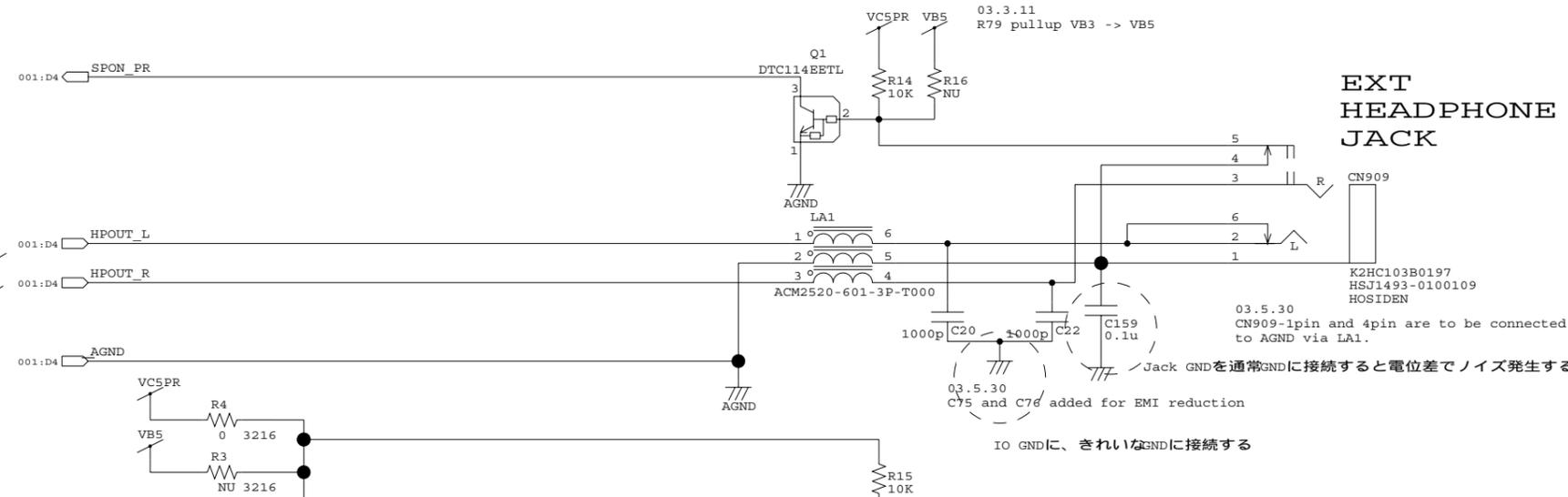
VGA_CN

03.5.30
CN908-16pin,17pin: IOGND1 -> GND



03.5.30
JP8-2pin: IOGND1 -> GND

AGND is to be connected to GND at PCB screw hole. Outer GND plane around the hole is to be connected to Internal GNDplane with a lot of VIA holes.



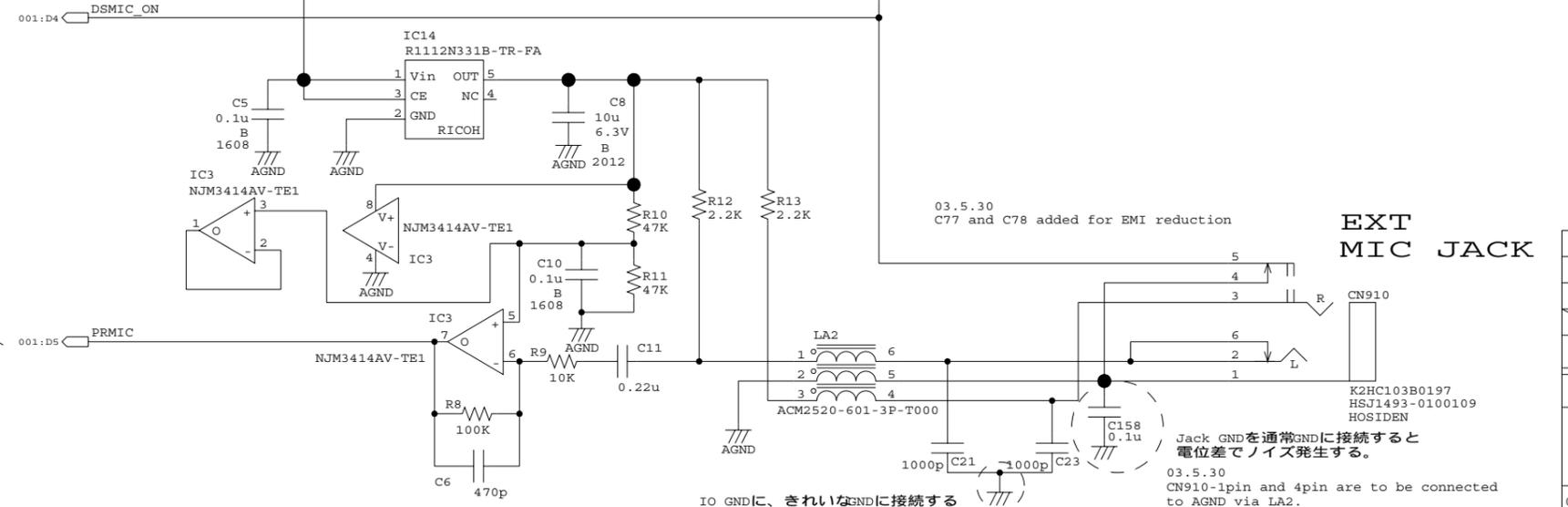
EXT HEADPHONE JACK

03.5.30
CN909-1pin and 4pin are to be connected to AGND via LA1.

Jack GNDを通常GNDに接続すると電位差でノイズ発生する。
03.5.30
C75 and C76 added for EMI reduction

IO GNDに、きれいなGNDに接続する

AGND should be traced around these audio lines.



EXT MIC JACK

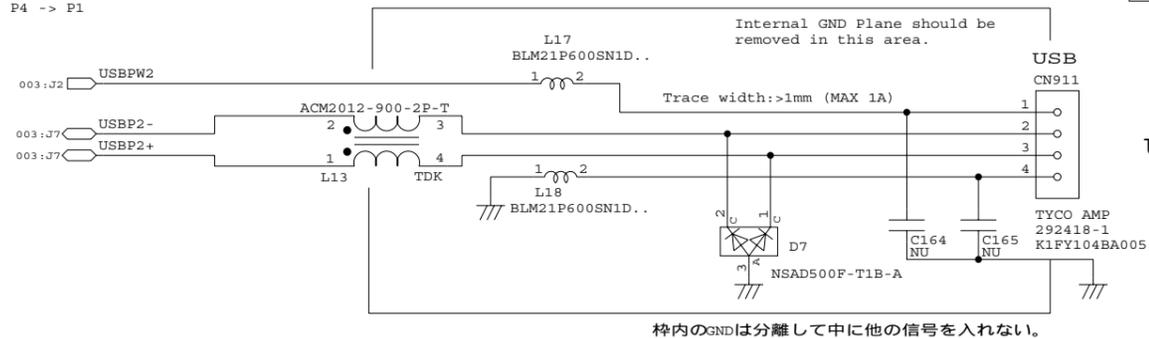
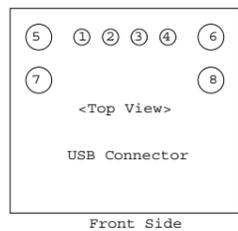
03.5.30
C77 and C78 added for EMI reduction

Jack GNDを通常GNDに接続すると電位差でノイズ発生する。
03.5.30
CN910-1pin and 4pin are to be connected to AGND via LA2.

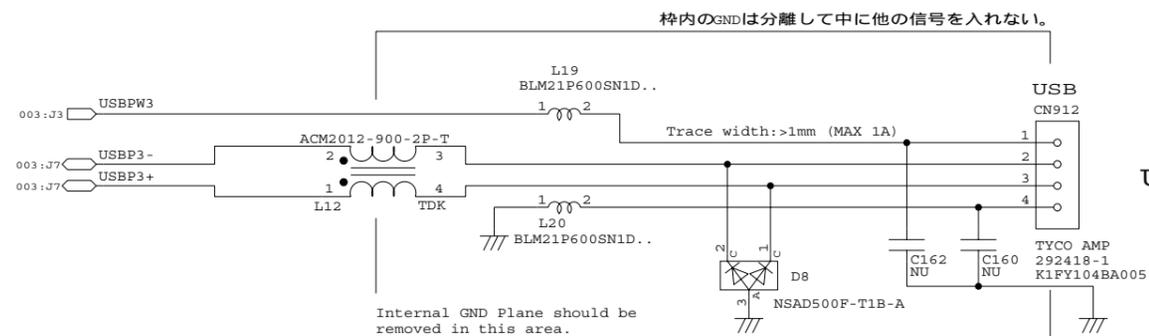
IO GNDに、きれいなGNDに接続する

版		日付		改訂内容	
設計	製図	検図	承認	機種	CF-WEB184
望月				品番	DFUP1560ZA(1)
06.2.22				名称	MT-I/O_PCB

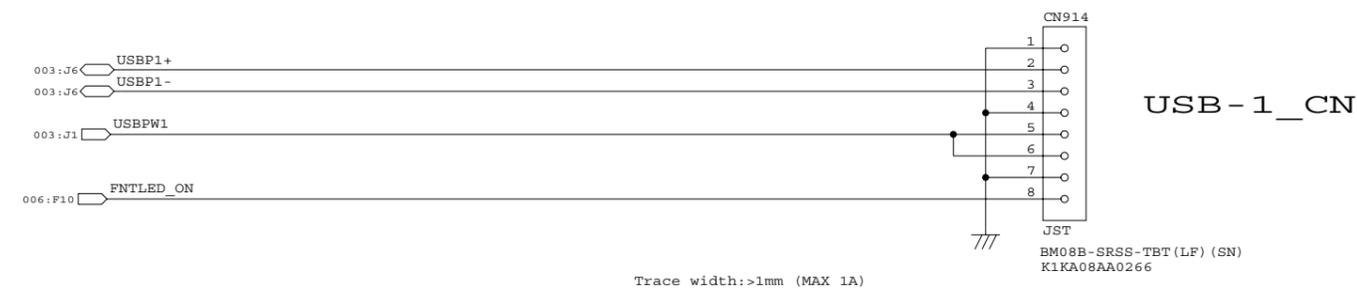
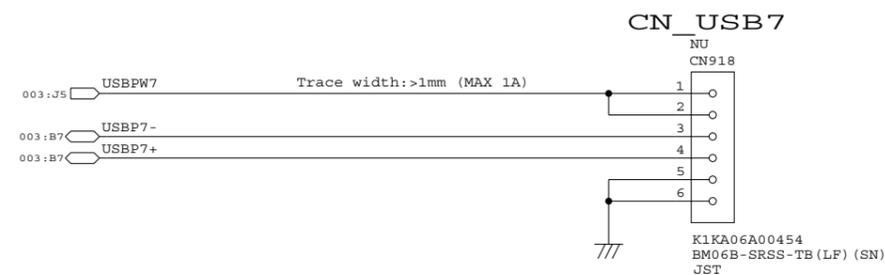
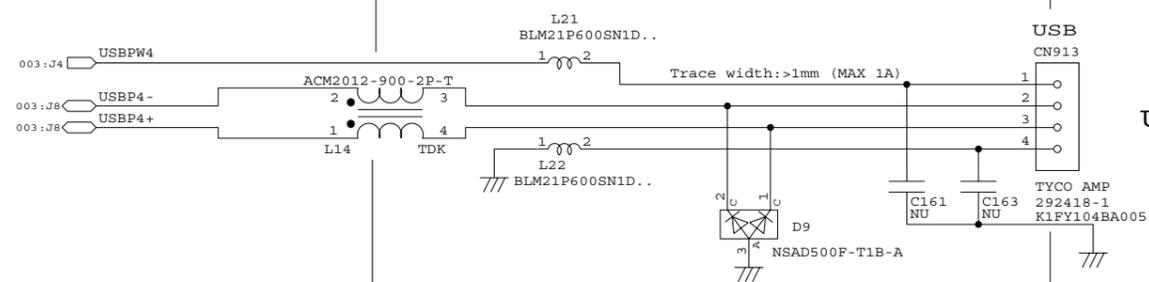
2006.3.7
 USB Port assign changed;
 P1 -> P2
 P2 -> P3
 P4 -> P4
 P4 -> P1



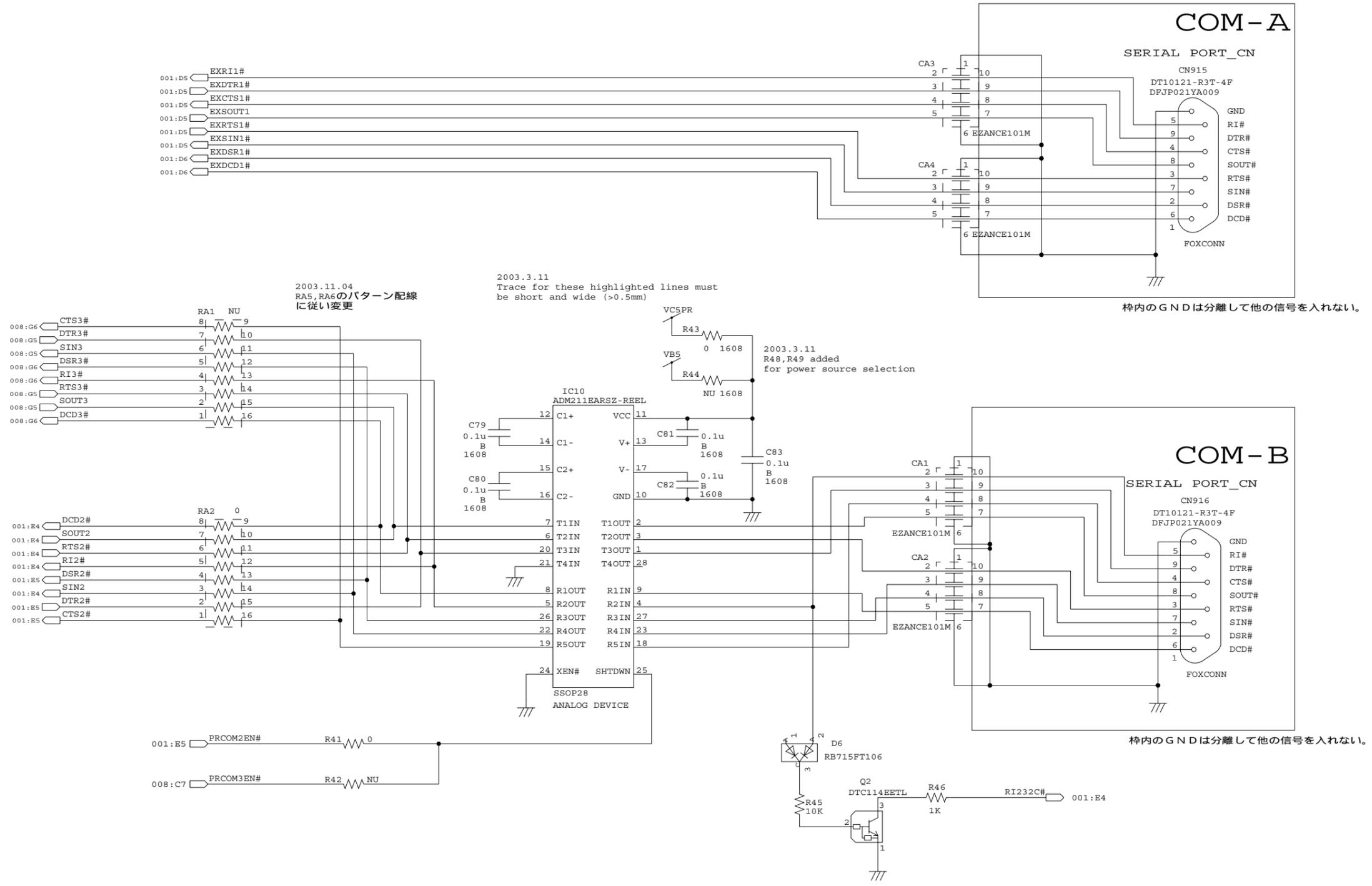
枠内のGNDは分離して中に他の信号を入れない。



枠内のGNDは分離して中に他の信号を入れない。



版	日付	改訂内容			
設計	製図	検図	承認	機種	CF-WEB184
望月				品番	DFUP1560ZA(1)
06.2.22				名称	MT-I/O_PCB



版		日付		改訂内容	
設計	製図	検図	承認	機種	CF-WEB184
望月				品番	DFUP1560ZA(1)
				名称	MT-I/O_PCB
06.2.22					

2003.12.3
 MAIN15低下によるリセット
 36.5K/4.7K > 5.26V設定
 33K/4.7K > 4.8V設定
 33K/3.74K > 5.65V

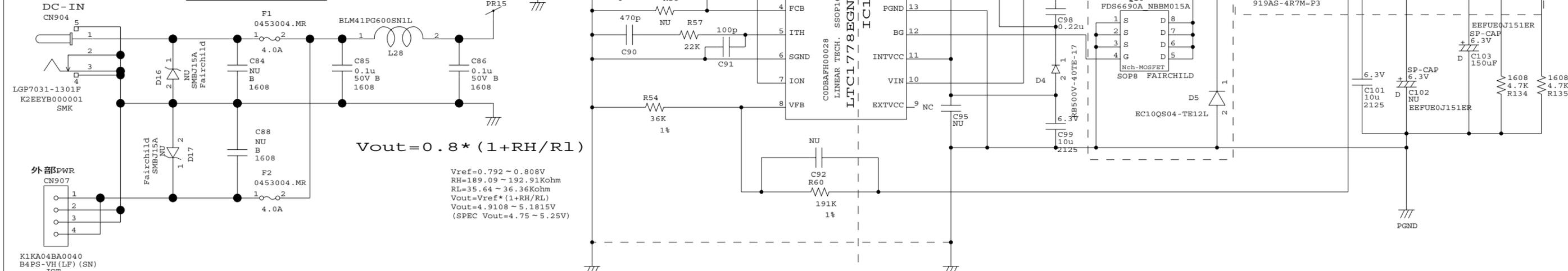
2006.6.5
 F1, F2を5.0Aに変更
 (0453005.MR)

2003.3.24
 Vsense値変更に伴うジャンパ移動
 R350: 0 -> NU
 R348: NU -> 0

これらをつなぐパターンはベタで極力太くする。

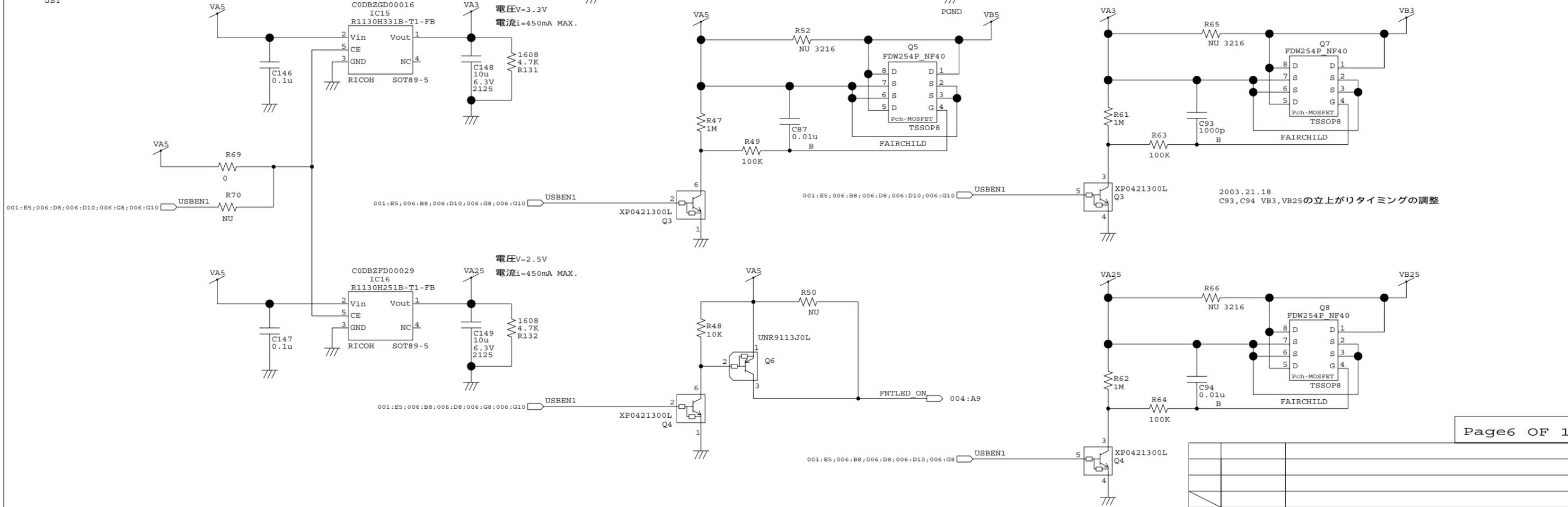
VA5=5.0V ± 250mV@6A

パターン幅 1.0mm以上



$$V_{out} = 0.8 * (1 + R_H / R_L)$$

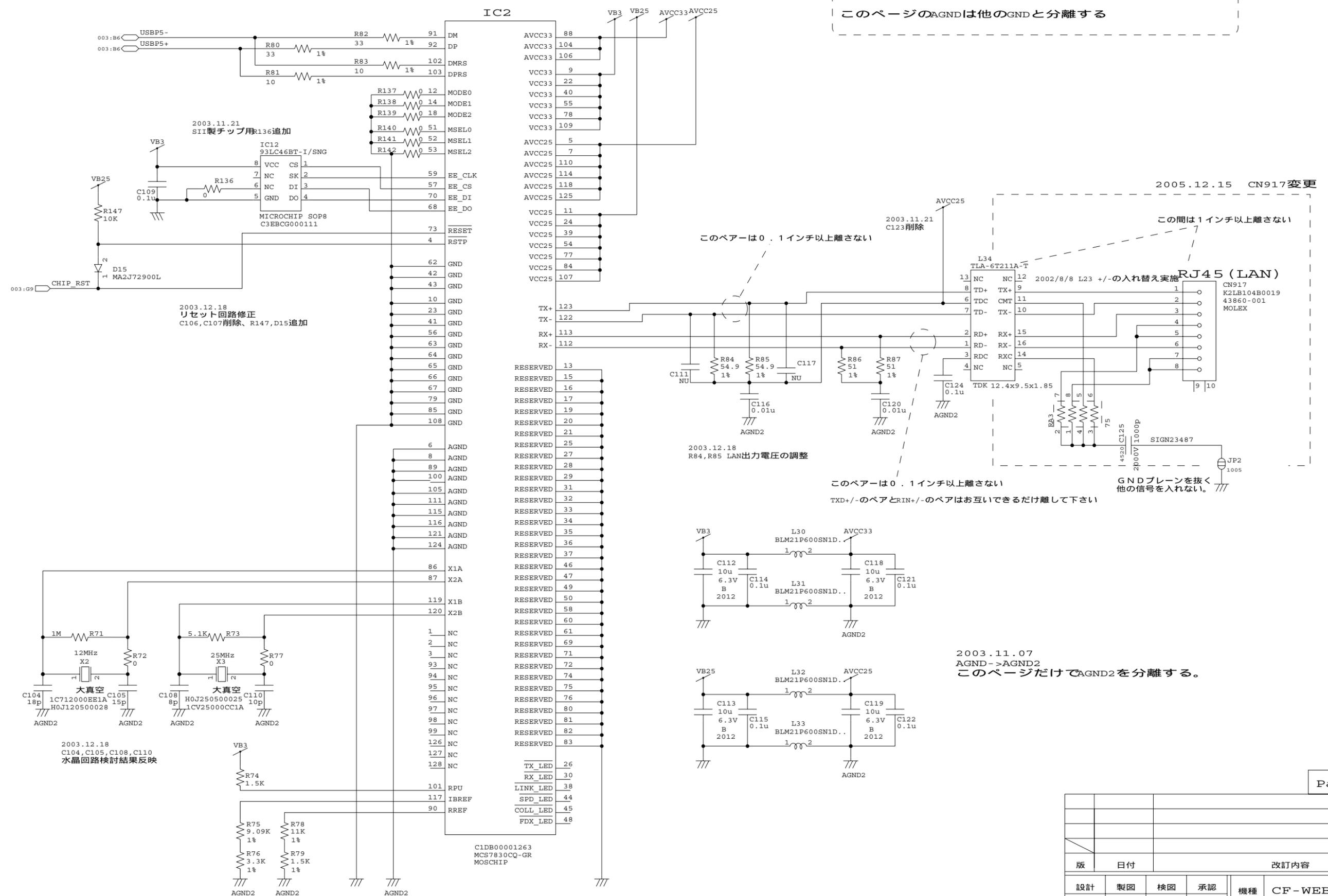
Vref=0.792 ~ 0.808V
 RH=189.09 ~ 192.91Kohm
 RL=35.64 ~ 36.36Kohm
 Vout=Vref*(1+RH/RL)
 Vout=4.9108 ~ 5.1815V
 (SPEC Vout=4.75 ~ 5.25V)



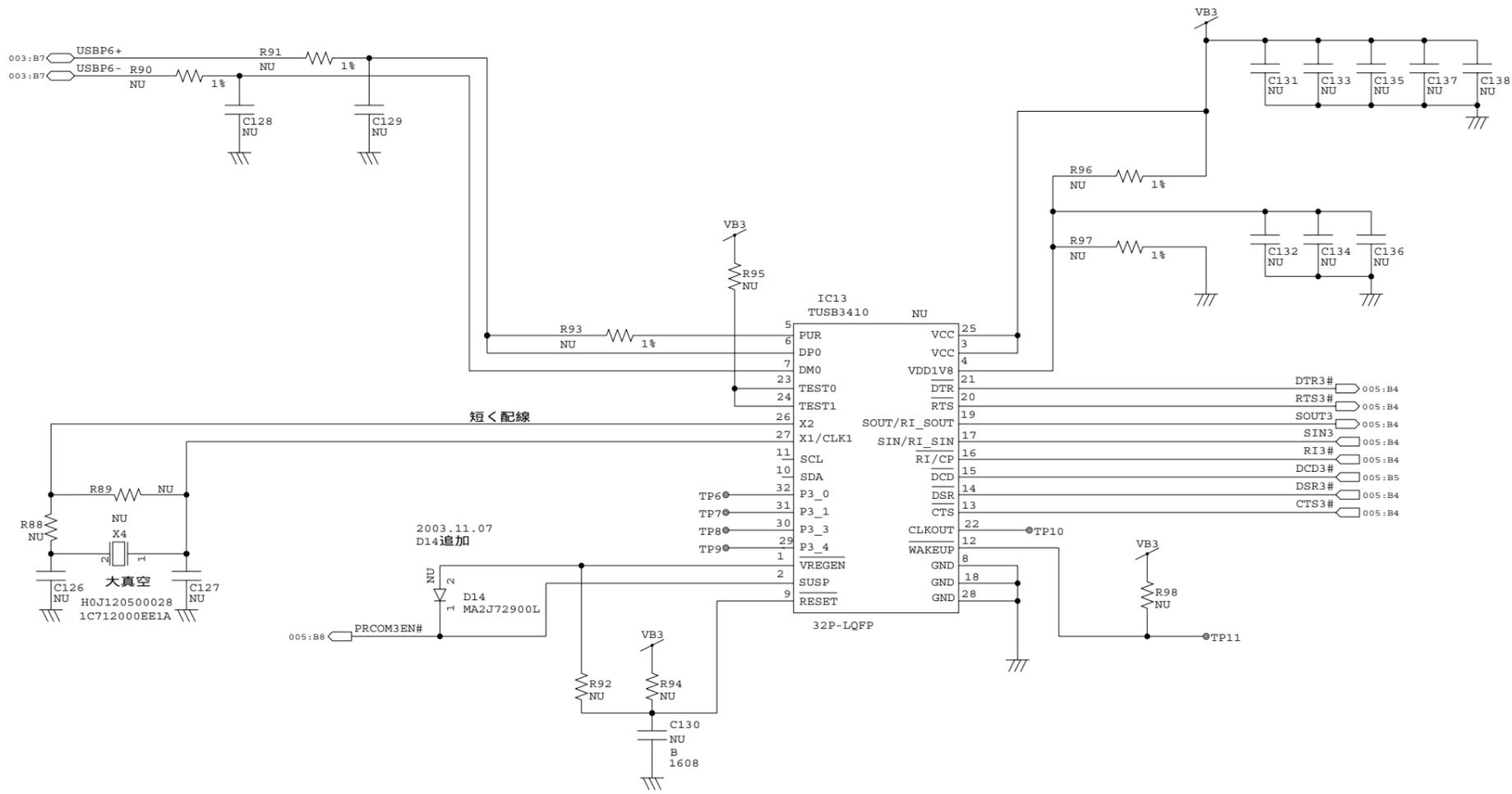
2003.21.18
 C93, C94 VB3, VB25の立上がりタイミングの調整

版		日付		改訂内容	
設計	製図	検図	承認	機種	CF-WEB184
望月				品番	DFUP1560ZA(1)
06.2.22				名称	MT-I/O_PCB

このページの回路は、2インチ×4インチの範囲に納める
 他の回路はこの範囲に入れない
 このページのAGNDは他のGNDと分離する



版	日付	改訂内容
設計	製図	検図
承認	機種	CF-WEB184
品番	DFUP1560ZA(1)	
名称	MT-I/O_PCB	



版		日付		改訂内容	
設計	製図	検図	承認	機種	CF-WEb184
望月				品番	DFUP1560ZA(1)
				名称	MT-I/O_PCB
06.2.22					

(Blank Page)

版	日付	改訂内容			
設計	製図	検図	承認	機種	CF-WEB184
望月				品番	DFUP1560ZA(1)
06.2.23				名称	MT-I/O_PCB

CF-WEB184
 MT-I/O PCB Rev.1.0

(Page 1) I/O Docking PCB I/F

(Page 2) Headphone/MIC Jack, CRT Port

(Page 3) USB 2.0 Hub

(Page 4) USB Port x4

(Page 5) COM Port A/B

(Page 6) DC-in /Power Supply

(Page 7) USB Ethernet

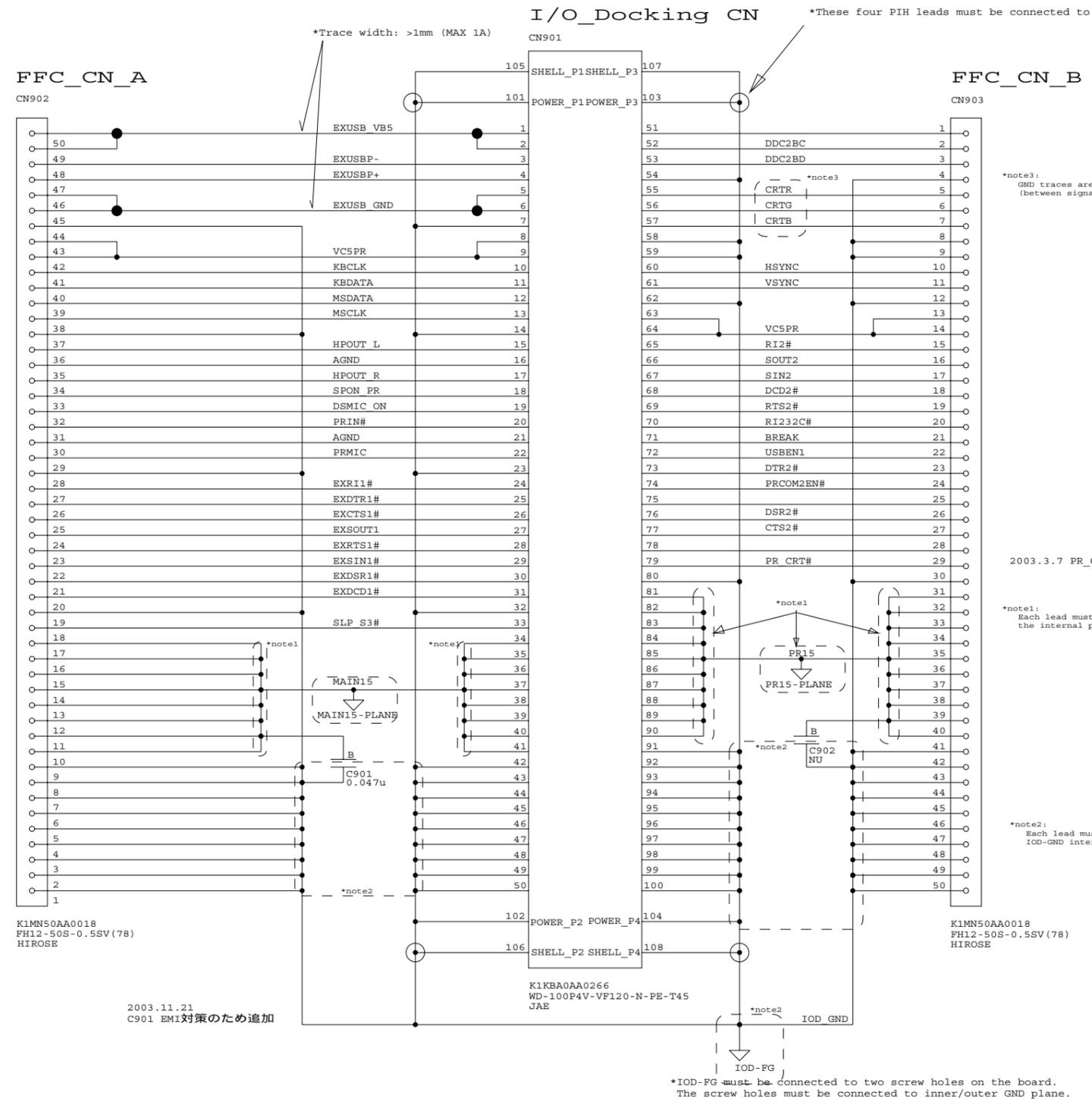
(Page 8) USB Serial

(Page 9) (Blank Page)

(Page 10) (Blank Page)

Revision History
 Rev0.9 2006/2/22 First Release for EVT
 Rev.1.0 2006/4/26 Second Release for DVT

版	日付	改訂内容			
設計	製図	検図	承認	機種	CF-WEB184
望月				品番	DFUP1560ZA(1)
				名称	MT-I/O_PCB



06.4.26	Second Release.		
06.2.22	First Release.		
版	日付	改訂内容	
設計	製図	検図	承認
望月			
機種		CF-WEb184	
品番		DUFp1560ZA(2)	
名称		MT-DOCK_PCB	
06.2.22			

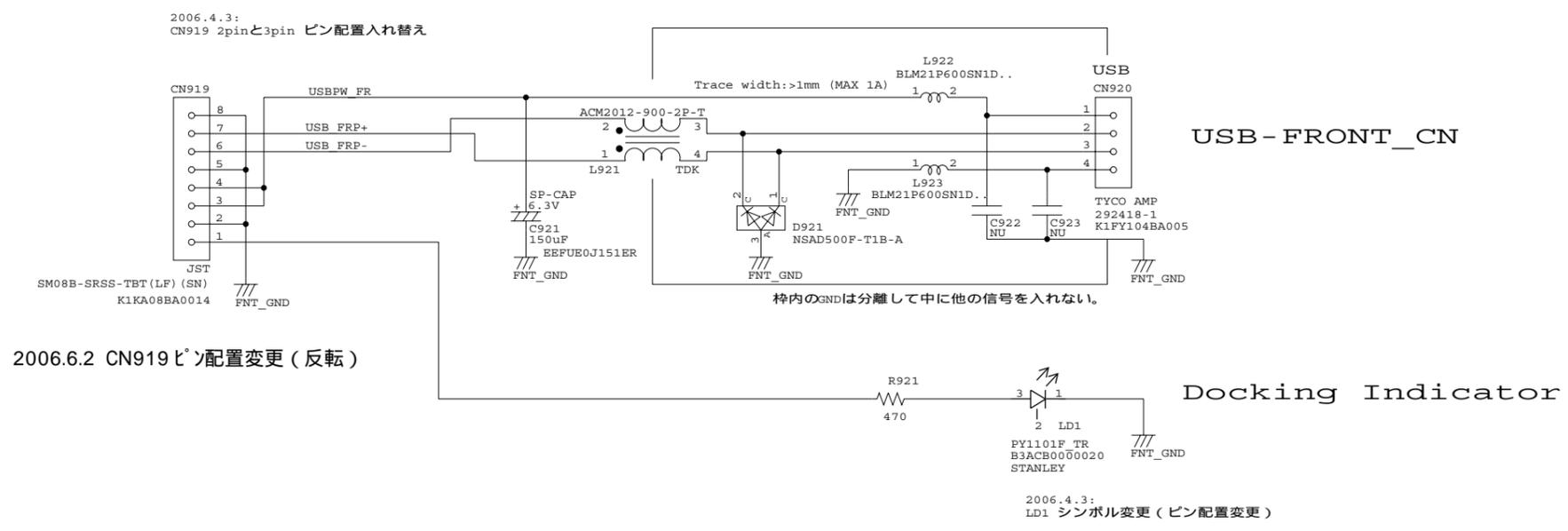
CF-WEB184
 MT-DOC PCB ver.1.0

(Page 1) CF-18 PR Docking I/F

Revision History

- (1) 2/22/2006 ver.0.9; First Release for EVT
- (2) 4/26/2006 ver.1.0; Second Release for DVT

	06.4.26	Second Release 1.0			
	06.2.22	First Release 0.9			
版	日付	改訂内容			
設計	製図	検図	承認	機種	CF-WEB184
望月				品番	DFUP1560ZA(2)
				名称	MT-DOCK_PCB



設計	製図	検図	承認	機種	CF-WEB184
望月				品番	DUFP1560ZA(3)
06.2.22				名称	MT-FRONT_PCB

版	日付	改訂内容
06.4.26		Second Release.
06.2.22		First Release.

CF-WEB184
 MT-FRONT PCB ver.1.0

(Page 1) LED, Front-USB CN

Revision History

- (1) 2/22/2006 ver.0.9; First Release for EVT
- (2) 4/26/2006 ver.1.0; Second Release for DVT

	06.4.26	Second Release 1.0			
	06.2.22	First Release 0.9			
版	日付	改訂内容			
設計	製図	検図	承認	機種	CF-WEB184
望月				品番	DFUP1560ZA(3)
				名称	MT-FRONT_PCB